

## (12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum  
Internationales Büro(43) Internationales Veröffentlichungsdatum  
24. Juni 2004 (24.06.2004)

PCT

(10) Internationale Veröffentlichungsnummer  
WO 2004/054162 A3(51) Internationale Patentklassifikation<sup>7</sup>: H04L 1/18

CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(21) Internationales Aktenzeichen: PCT/EP2003/013966

(22) Internationales Anmeldedatum:  
9. Dezember 2003 (09.12.2003)

(25) Einreichungssprache: Deutsch

(84) Bestimmungsstaaten (regional): ARIPO Patent (GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches Patent (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches Patent (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR), OAPI Patent (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

(26) Veröffentlichungssprache: Deutsch

(30) Angaben zur Priorität:  
102 57 463.4 9. Dezember 2002 (09.12.2002) DE

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): INFINEON TECHNOLOGIES AG [DE/DE]; St.-Martin-Str. 53, 81669 München (DE).

## Veröffentlicht:

- mit internationalem Recherchenbericht
- vor Ablauf der für Änderungen der Ansprüche geltenden Frist; Veröffentlichung wird wiederholt, falls Änderungen eintreffen

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): WU, Xiaofeng [DE/DE]; Pfarrer-Sickinger-Weg 144, 85579 Neubiberg (DE).

(74) Anwalt: CHARLES, Glyndwr; Reinhard Skuhra Weise &amp; Partner GbR, Friedrichstrasse 31, 80801 München (DE).

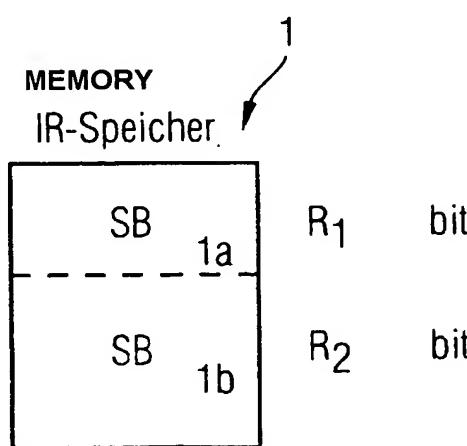
(81) Bestimmungsstaaten (national): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, BZ, CA, CH, CN, CO, CR,

(88) Veröffentlichungsdatum des internationalen Recherchenberichts: 23. September 2004

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

(54) Title: INCREMENTAL REDUNDANCY MEMORY

(54) Bezeichnung: SPEICHER FÜR INKREMENTALE REDUNDANZ



(57) Abstract: IR (Incremental Redundancy) memory for an EG-PRS (Enhanced General Packet Radio Service) receiver of a mobile station (MS), which receives data from a base station (BS), by means of a data transmission channel, whereby the IR memory (1) comprises a first memory region (1a), for the buffering of a particular number of data blocks with a given first data resolution ( $R_1$ ) and a second memory region (1b) for the buffering of erroneously-decoded data blocks. The second memory region (1b) stores the erroneously-decoded data blocks with a second data resolution ( $R_2$ ) which is lower than the first data resolution ( $R_1$ ).

(57) Zusammenfassung: IR (Incremental Redundancy)-Speicher für einen EGPRS (Enhanced General Packet Radio Service)-Empfänger einer Mobilstation (MS), der von einer Feststation (BS) über einen Datenübertragungskanal Daten empfängt, wobei der IR-Speicher (1) einen ersten Speicherbereich (1a) zum Zwischenspeichern einer bestimmten Anzahl von Datenblöcken mit einer vorgegebenen ersten Datenauflösung ( $R_1$ ) und einen zweiten Speicherbereich (1b) zum Zwischenspeichern von fehlerhaft dekodierten Datenblöcken aufweist, wobei der zweite Speicherbereich (1b) die fehlerhaft dekodierten Datenblöcke mit einer zweiten Datenauflösung ( $R_2$ ) speichert, die niedriger ist als die erste Datenauflösung ( $R_1$ ).

WO 2004/054162 A3